®日本固特許庁(JP)

① 特許出願公開

@ 公 開 特 許 公 報 (A) 平3-151651

®Int. Cl. ⁵

識別配号

庁内整理番号

43公開 平成3年(1991)6月27日

H 01 L 21/66 G 01 N 21/66 R E 7013-5F 7458-2G

審査請求 未請求 請求項の数 1 (全3頁)

❷発明の名称 半導体装置

②特 願 平1-291612

22出 願 平1(1989)11月8日

@発明者 石川

昌彦

兵庫県伊丹市瑞原 4 丁目 1 番地 三菱電機株式会社北伊丹

製作所内

加発明者 筆保

吉 雄

兵庫県伊丹市瑞原 4 丁目 1 番地 三菱電機株式会社北伊丹

製作所内

⑪出 顋 人 三菱電機株式会社

東京都千代田区丸の内2丁目2番3号

四代 理 人 弁理士 大岩 增雄 外2名

明細智

1. 発明の名称

半導体数型

2. 特許請求の範囲

半導体チップ上のパット部にボンディングパット部と評価用パット部を備え、前記ボンディングパット部と、評価用パット部を異なる縦構造としたことを特徴とする半導体装置。

3. 発明の詳細な説明

(産業上の利用分野)

本発明は評価用(以下センス用と呼ぶ) パット を行する半導体装置に関する。

(従来の技術)

従来、半導体チップ上のパット部は、センス部とワイヤーボンディング部などを共用していた。 (発明が解決しようとする課題)

従来の半導体装置は第3図、第4図に示すように、半導体チップ上にはワイヤーボンディングをする目的のみのパットしか備えていなかったため、 レーザートリミング工程やウェハテスト工程など でパットに検針を当てる際、かなりパットを傷付け、ウェハテストや解析に支障を来たし、またウェハテスト後、アセンブリをする際、パットが傷付いているため、ワイヤーボンディングの信頼性を損ねてしまうという問題点があった。

本発明は上記のような問題点に鑑みてなされた もので、他にセンス用パット部を設けてアセンブ リ工程に支障を来たさないことを目的としている。 (類題を解決するための手段)

本発明に係る半導体装置は、半導体チップ上の パット部をボンディングパット部とセンス用パッ ト部に分けて形成したものである。

(作用)

本発明における半導体装置は、半導体チップ上のパット部をボンディングパット部とセンス用パット部に分けて形成されているので、レーザートリミングやウェハテストや、解析等で検針を当てる際、センス用パット部にのみ検針当てをすれば、センス用パッド部を掛けけるだけでワイヤーボンディング部は傷付かず、その後のアセンブリエ程

(1)

などワイヤーポンディングが正確に行なえ、ポン ディング強度などの信頼性に影響を与える事がな い。

〔実施例〕

以下、本発明に係る半導体装置の一実施例を図について説明する。第1図、第2図本発明の一実施例を示す半導体装置の平面図および断面図である。まず第1図のように、パット部をボンディングパット部(1)とセンス用パット部(2)に分ける。

第2図は第1図の縦断面構造であるか、前記従来のものとの相違点はセンス用パット部(2)の下部構造をPoly-Si(4)と第1のPoly-Si(5)に変えて、SiO*(6)を形成することにある。これによって単に同じ縦構造のボンディングパット部(1)とセンス用パット部(2)を設けた場合に対して、パット部の容量増加を最少減に抑える事ができ、入力信号波形等へのパット部の容量による影響をかなり減少させる事が可能となる。

(発明の効果)

以上のように本発明によれば、パット部をボン

(3)

ディングパット部とセンス用パット部に分けて形成し、しかもセンス用パット部分の下部構造を変えたので、レーザートリミングやウェハテストでセンスパット部に検針当てをしてもワイヤーボンディング部は傷付かないため、アセンブリエ程で支障をきたすことがなくなり、またワイヤーボンディングの信頼性に悪影響を与える事もない。

4. 図面の簡単な説明

第1図は本発明に係る半導体装置の一実施例の 平面図、第2図は第1図の縦断面図、第3図は従来の半導体装置の平面図、第4図は第3図の縦断面図である。

図において、1はポンディングパット部、2はセンス用パット部、3はアルミ、4はPoly-Si、5は第1のPoly-Si、6はSiO,、7はフィールド酸化胰である。

なお、図中、同一符号は同一、又は相当部分を 示す。

代理人 大岩增组

(4)

第1図 (2 (1 : ホッディップ・パットを) 2:セッス用パットを)





